



SYNTEST

シンテスト社の概要

シンテスト・ジャパン



SYNTEST



SYNTEST

目次

1. 会社概要

2. 製品概要

3. DFT設計受託サービス



SYNTEST

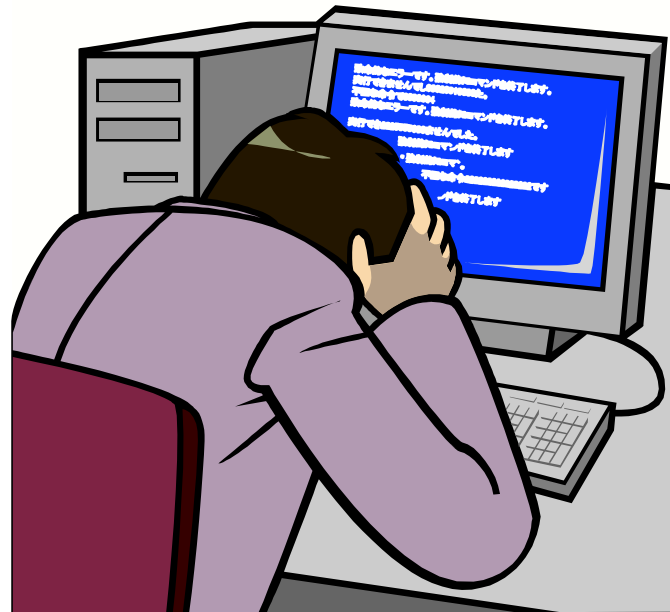
1. 会社概要



LSIのテスト問題で困っていませんか？

SYNTEST

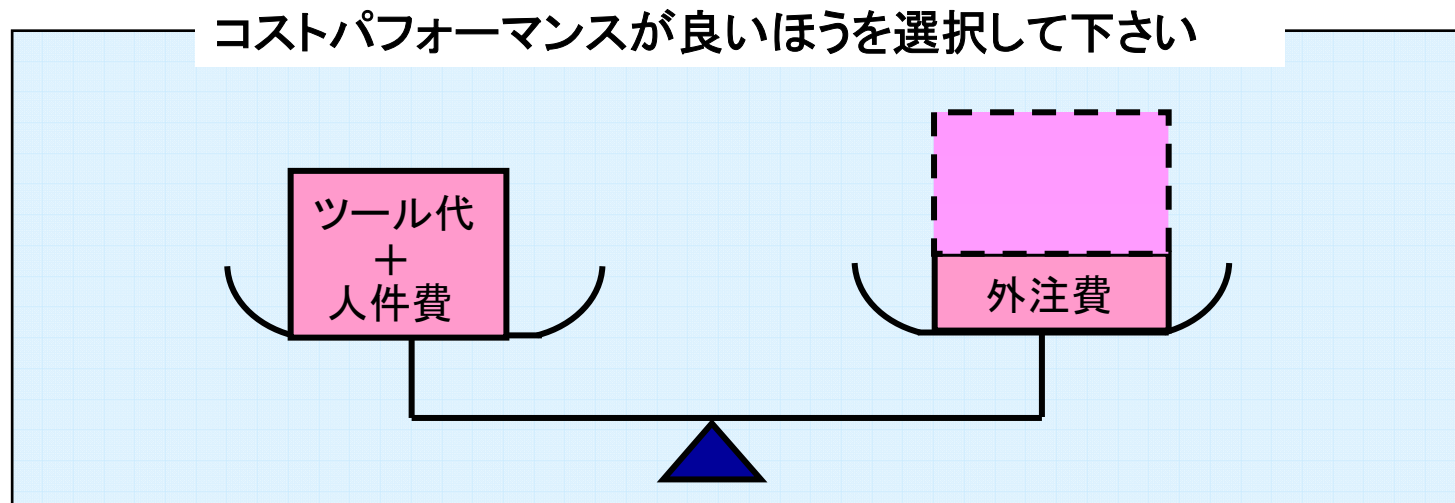
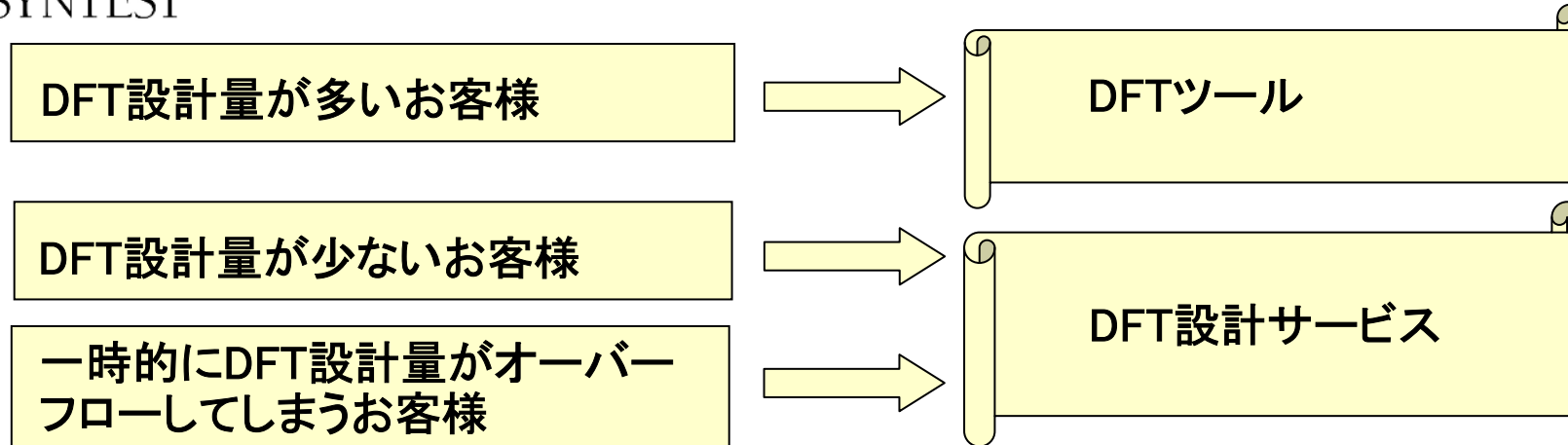
- LSIのテスト品質が悪くて困っていませんか？
- スキャンにしてはみたものの、テストパターン数が多すぎませんか？
- 故障シミュレーションの時間が掛かりすぎて困っていませんか？
- LSIのテスト設計に思いのほか手間取り、納期遅延の原因となっていませんか？





SynTestのソリューション

SYNTEST





SynTest Technologies社とは、

SYNTEST

- DFTソリューション提供がビジネスモデル。 DFT基本特許等多数取得。
- 創設：1990
- 本社：Sunnyvale, CA
- CEO：L. T. Wang
- 従業員数：50+
- 主要オフィス
 - USA : Sunnyvale (開発&HQ)、New Jersey (サポート)
 - 台湾 : 新竹 (開発)
 - 韓国 : ソウル (サポート)
 - 日本 : 新横浜 (サポート)
 - 中国 : 上海 (開発)
 - 英国 : 代理店
 - イスラエル : 代理店



SYNTEST

シンテスト・ジャパンとは、

- SynTest Technologies, Incの100%子会社
- 主な業務は,
 - LSIのためのテスト容易化設計(DFT)の受託サービス
 - 高性能故障シミュレータTurboFaultを始めとするDFTツールの販売・サポート
 - 代理店さまのDFTツール販売サポート
- 所在地は新横浜
- 設立は、2002年7月



SYNTEST

2. 製品概要



SYNTEST

主要ツール

技術名	製品名	特長
故障シミュレータ	TurboFault	他社比、数十～数百倍の高速性能
スキャン	TurboScan	他社比、約1/2～1/10のパタン数
高度圧縮型スキャン	VirtualScan	約1/5～1/30のパタン数圧縮(TurboScan比)
パス遅延ATPG	TurboPath	3 rd Party toolのレポートファイルを読み込み可能
ロジックBIST	TurboBIST-Logic	スキャンパタンの追加で検出率向上が可能
メモリBIST	TurboBIST-Memory	Repair、故障診断も可能
SCAN不良解析	TurboDebug/Diagnosis	不良Siのスキャンチェーン等の不良解析機能
DFTルールチェック	TurboCheck	RTL、ゲートレベルのDFTルールをチェック
その他	TurboDFT, TurboBSD	DFT回路組込み、バウンダリスキャン設計



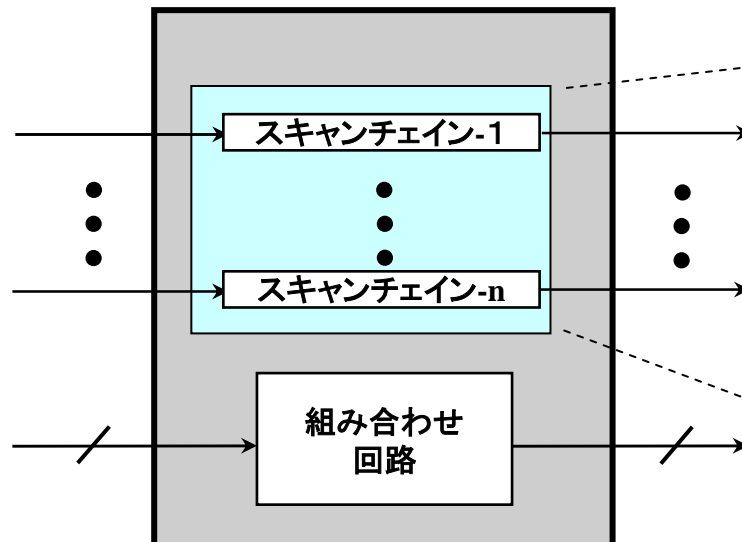
SYNTEST

バーチャルスキャン回路

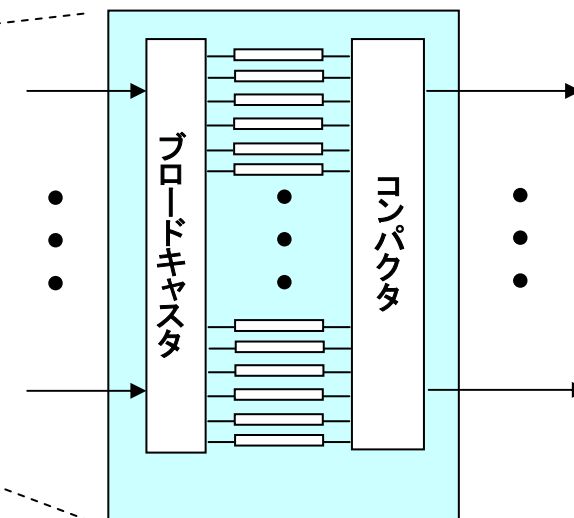
Syntest Patent

- ・外部スキャン入力/出力数は変えずに、各スキャンチェーンを5-50に分割
- ・分割数はユーザが設定可能
- ・ブロードキャスト、コンパクタが組合せ回路なので、システムクロックへの影響なし
- ・テストパターン数、テストクロック数の圧縮により、テストコストの大幅な削減が可能
- ・既存のスキャン設計環境をそのまま使用可能

元のスキャン回路



バーチャルスキャン チェイン





SYNTEST

3. DFT設計受託サービス



SYNTEST

サービス内容

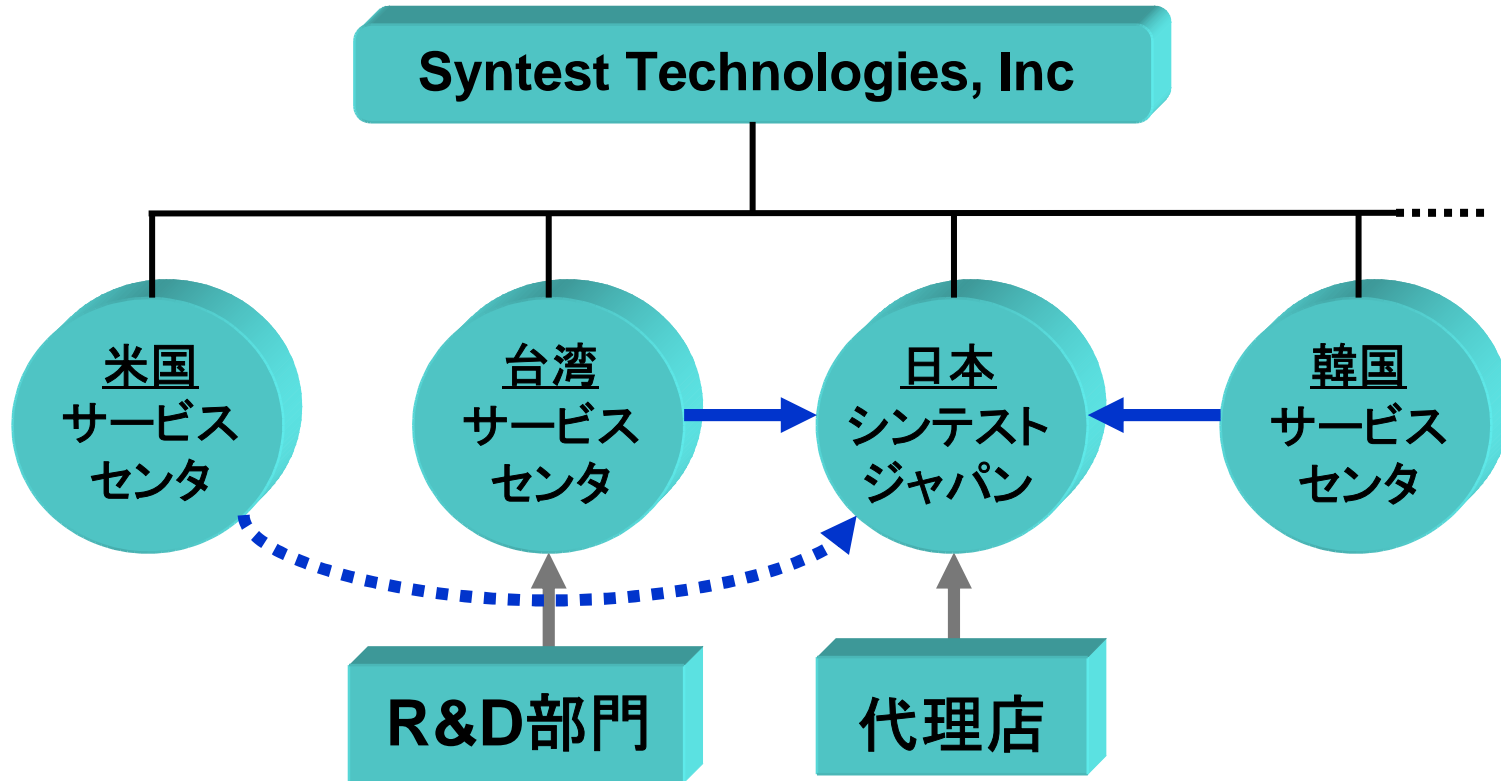
- **テスト設計受託**
 - メモリーBIST
 - ロジックBIST
 - バウンダリスキャン
 - スキャン挿入 – フルスキャン、部分スキャン、高度圧縮型スキャン

- **フォルトシミュレーション 実施**
- **ライブラリ作成**
- **メソドロジーコンサルタント（BIST組込み、不良解析等）**



SYNTEST

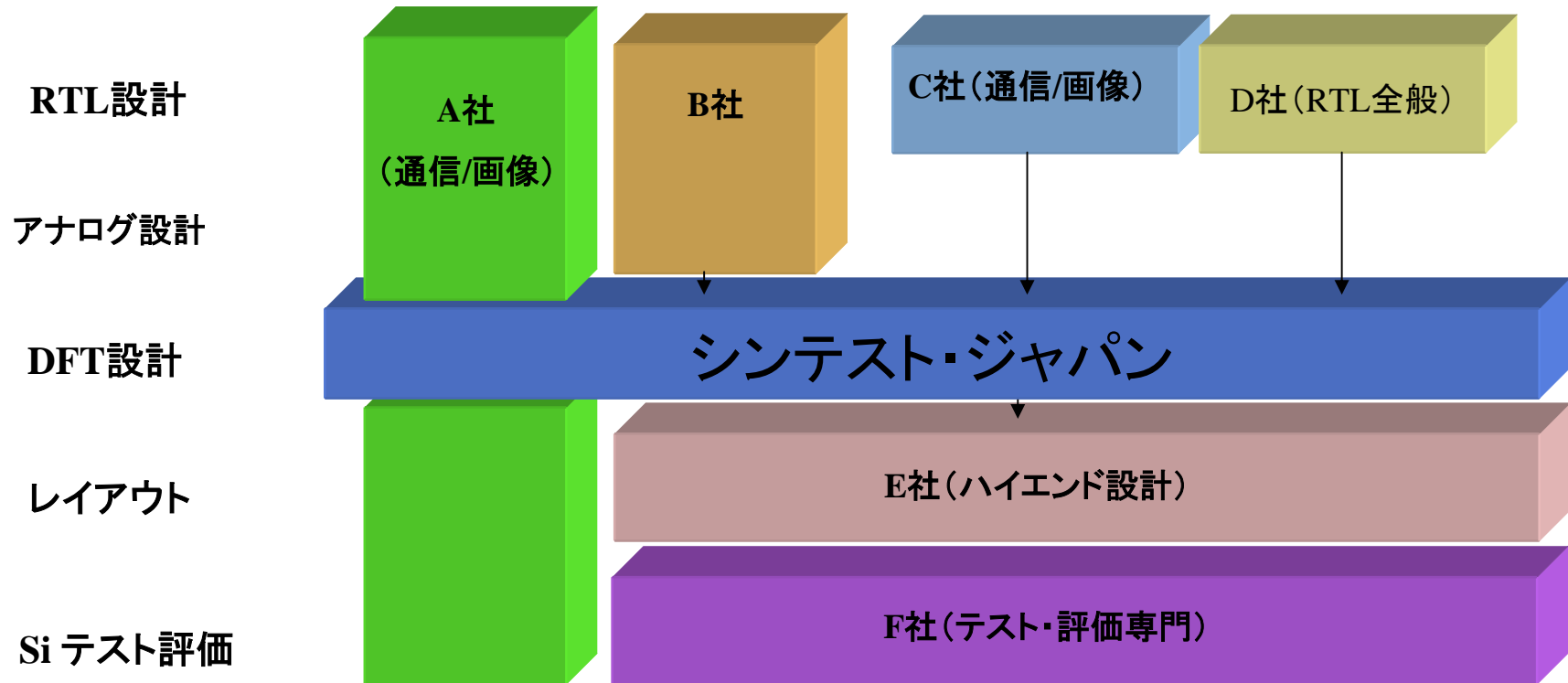
サービス体制





国内の強力な設計サービスパートナー

SYNTEST





SYNTEST

まとめ

Syntestは、お客さまの満足 を最優先とし、お客様に代わってDFT関連のあらゆる課題を解決いたします。

お問い合わせ先 :

シンテストジャパン
担当 : 村上

045-476-1090
murakami@syntest.co.jp